重2019N006 面向网联汽车计算平台处理

芯片关键技术研发

一、领域：电子信息技术—微电子技术

二、主要研发内容：

（一）多核异构芯片体系架构设计；

（二）多核异构芯片操作系统平台开发；

（三）可编程、可配置硬件支持库设计。

三、项目考核指标（项目执行期内）

（一）经济指标：实现量产应用≥5000片。

（二）学术指标：申请专利≥8件，其中发明专利≥5件。

（三）技术指标：

1. 处理器架构采用16xA53，工艺制程采用16nm FF，AI架构采用DSP+FPGA结构；

2. 处理能力≥240GFLOPs FP16；

3. 存储接口支持DDR4 3200Hz，支持多通道，最大数据带宽≥64GB/s，内建400GB+100Mb/s高速存储；

4. 功耗≤30W。

四、项目实施期限：3年。

五、资助资金：不超过1000万元。